

TRAITÉ DE COOPÉRATION EN MATIÈRE DE BREVETS

PCT

REC'D 21 OCT 2005

WIPO

PCT

RAPPORT PRÉLIMINAIRE INTERNATIONAL SUR LA BREVETABILITÉ

(chapitre II du Traité de coopération en matière de brevets)

(article 36 et règle 70 du PCT)

| | | |
|--|---|--|
| Référence du dossier du déposant ou du mandataire | POUR SUITE À DONNER voir formulaire PCT/IPEA/416 | |
| Demande Internationale No. PCT/FR2004/001806 | Date du dépôt international (<i>Jour/mois/année</i>) 08.07.2004 | Date de priorité (<i>Jour/mois/année</i>) 10.07.2003 |
| Classification Internationale des brevets (CIB) ou à la fois classification nationale et CIB H04Q9/16 | | |
| Déposant COMMISSARIAT A L'ENERGIE ATOMIQUE | | |
| <p>1. Le présent rapport est le rapport d'examen préliminaire International, établi par l'administration chargée de l'examen préliminaire International en vertu de l'article 35 et transmis au déposant conformément à l'article 36.</p> <p>2. Ce RAPPORT comprend 5 feuilles, y compris la présente feuille de couverture.</p> <p>3. Ce rapport est accompagné d'ANNEXES, qui comprennent :</p> <ul style="list-style-type: none"> a. <input checked="" type="checkbox"/> un total de (<i>envoyées au déposant et au Bureau international</i>) 3 feuilles, définies comme suit : <ul style="list-style-type: none"> <input checked="" type="checkbox"/> les feuilles de la description, des revendications ou des dessins qui ont été modifiées et qui servent de base au présent rapport ou des feuilles contenant des rectifications autorisées par la présente administration (voir la règle 70.16 et l'instruction administrative 607). <input type="checkbox"/> des feuilles qui remplacent des feuilles précédentes, mais dont la présente administration considère qu'elles contiennent une modification qui va au-delà de l'exposé de l'invention qui figure dans la demande Internationale telle qu'elle a été déposée, comme il est indiqué au point 4 du cadre n° I et dans le cadre supplémentaire. b. <input type="checkbox"/> (<i>envoyées au Bureau international seulement</i>) un total de (préciser le type et le nombre de support(s) électronique(s)), qui contiennent un listage de la ou des séquences ou un ou des tableaux y relatifs, déposés sous forme déchiffrable par ordinateur seulement, comme il est indiqué dans le cadre supplémentaire relatif au listage de la ou des séquences (voir l'instruction administrative 802). | | |
| <p>4. Le présent rapport contient des indications et les pages correspondantes relatives aux points suivants :</p> <ul style="list-style-type: none"> <input checked="" type="checkbox"/> Cadre n° I Base de l'opinion <input type="checkbox"/> Cadre n° II Priorité <input type="checkbox"/> Cadre n° III Absence de formulation d'opinion quant à la nouveauté, l'activité inventive et la possibilité d'application industrielle <input type="checkbox"/> Cadre n° IV Absence d'unité de l'invention <input checked="" type="checkbox"/> Cadre n° V Déclaration motivée selon l'article 35(2) quant à la nouveauté, l'activité inventive et la possibilité d'application industrielle; citations et explications à l'appui de cette déclaration <input type="checkbox"/> Cadre n° VI Certains documents cités <input type="checkbox"/> Cadre n° VII Irrégularités dans la demande internationale <input type="checkbox"/> Cadre n° VIII Observations relatives à la demande internationale | | |
| Date de présentation de la demande d'examen préliminaire Internationale 07.07.2005 | Date d'achèvement du présent rapport 21.10.2005 | |
| Nom et adresse postale de l'administration chargée de l'examen préliminaire International  Office européen des brevets - P.B. 5818 Patentlaan 2 NL-2280 HV Rijswijk - Pays Bas Tél. +31 70 340 - 2040 Tx: 31 651 epo nl Fax: +31 70 340 - 3016 | Fonctionnaire autorisé Pham, P N° de téléphone +31 70 340-3851 | |



RAPPORT PRÉLIMINAIRE INTERNATIONAL SUR LA BREVETABILITÉ

Demande internationale n°
PCT/FR2004/001806

Case No. I Base du rapport

1. En ce qui concerne la **langue**, le présent rapport est établi sur la base de la demande internationale dans la langue dans laquelle elle a été déposée, sauf indication contraire donnée sous ce point.
 - Le présent rapport est établi sur la base de traductions réalisées à partir de la langue d'origine dans la langue suivante, qui est la langue d'une traduction remise aux fins de :
 - la recherche internationale (selon les règles 12.3 et 23.1.b))
 - la publication de la demande internationale (selon la règle 12.4)
 - l'examen préliminaire international (selon la règle 55.2 ou 55.3)
2. En ce qui concerne les **éléments*** de la demande internationale, le présent rapport est établi sur la base des éléments suivants (*les feuilles de remplacement qui ont été remises à l'office récepteur en réponse à une invitation faite conformément à l'article 14 sont considérées dans le présent rapport comme "initialement déposées" et ne sont pas jointes en annexe au rapport.*) :

Description, Pages

1-12 telles qu'initialement déposées

Revendications, No.

1-10 reçue(s) le 07.07.2005 avec télécopie

Dessins, Feuilles

1/3-3/3 telles qu'initialement déposées

- En ce qui concerne un listage de la ou des séquences ou un ou des tableaux y relatifs, voir le cadre supplémentaire relatif au listage de la ou des séquences.
- 3. Les modifications ont entraîné l'annulation :
 - de la description, pages
 - des revendications, nos
 - des dessins, feuilles/fig.
 - du listage de la ou des séquences (*préciser*) :
 - d'un ou de tous les tableaux relatifs au listage de la ou des séquences (*préciser*) :
- 4. Le présent rapport a été établi abstraction faite (de certaines) des modifications, qui ont été considérées comme allant au-delà de l'exposé de l'invention tel qu'il a été déposé, comme il est indiqué dans le cadre supplémentaire (règle 70.2.c)).
 - de la description, pages
 - des revendications, nos
 - des dessins, feuilles/fig.
 - du listage de la ou des séquences (*préciser*) :
 - d'un ou de tous les tableaux relatifs au listage de la ou des séquences (*préciser*) :

* Si le cas visé au point 4 s'applique, certaines ou toutes ces feuilles peuvent être revêtues de la mention "remplacé".

**RAPPORT PRÉLIMINAIRE INTERNATIONAL
SUR LA BREVETABILITÉ**

Demande internationale n°
PCT/FR2004/001806

Cadre n° V Déclaration motivée selon l'article 35.2) quant à la nouveauté, l'activité inventive et la possibilité d'application industrielle; citations et explications à l'appui de cette déclaration

1. Déclaration

| | | | |
|--|------|----------------|------|
| Nouveauté | Oui: | Revendications | 1-10 |
| Activité inventive | Non: | Revendications | |
| | Oui: | Revendications | |
| Possibilité d'application industrielle | Non: | Revendications | 1-10 |
| | Oui: | Revendications | 1-10 |
| | Non: | Revendications | |

2. Citations et explications (règle 70.7) :

voir feuille séparée

**RAPPORT PRÉLIMINAIRE INTERNATIONAL
SUR LA BREVETABILITÉ
(FEUILLE SÉPARÉE)**

Demande internationale n°
PCT/FR2004/001806

Concernant le point V

Déclaration motivée quant à la nouveauté, l'activité inventive et la possibilité d'application industrielle; citations et explications à l'appui de cette déclaration

1. Il est fait référence aux documents suivants:

D1: US 3 737 858 A (TURNER L ET AL) 5 juin 1973 (1973-06-05)

D2: EP 0 744 627 A (PALOMAR TECHN CORP) 27 novembre 1996 (1996-11-27)

2. La présente demande ne remplit pas les conditions énoncées dans l'**article 33(1) PCT**, l'objet de la revendication 1 n'impliquant pas une **activité inventive** telle que définie par l'**article 33(3) PCT**.

Le document D1, qui est considéré comme étant l'état de la technique le plus proche de l'objet de la revendication 1, décrit (les références entre parenthèses s'appliquent à ce document):

Un procédé d'adressage d'une pluralité de microsystèmes (**1A - Mm**) adressables individuellement par un circuit de contrôle (13), le circuit de contrôle (13) et chaque microsystème (**1A - Mm**) comportent des moyens de transmission électromagnétique (**figure 1; colonne 4, ligne 36 - 43**), chaque microsystème (**1A - Mm**) comportant un compteur et ayant un code d'adressage, une phase d'adressage des microsystèmes (**1A - Mm**) comportant l'émission, par le circuit de contrôle (13), de signaux successifs d'incrémentation, chaque microsystème (**1A - Mm**) contrôlant la remise à zéro de son compteur (**colonne 6, lignes 23 - 26; colonne 23, lignes 62 - 65**) et, lors de la réception d'un signal d'incrémentation (**colonne 5, lignes 13 - 20; colonne 5, lignes 47 - 49**), l'incrémentation du contenu de son compteur, et chaque microsystème (**1A - Mm**) comparant le contenu de son compteur et son code d'adressage, de manière à déclencher l'exécution d'une commande pré-déterminée lorsque le contenu de son compteur et son code d'adressage sont identiques (**colonne 5, lignes 45 - 56**), procédé caractérisé en ce que, les microsystèmes (**1A - Mm**) formant une matrice de microsystèmes (**1A - Mm**) (**figure 1**), et le procédé comporte une phase d'initialisation comportant successivement, pour chaque microsystème (**1A - Mm**), l'adressage, par le circuit de contrôle (13), du microsystème (**1A - Mm**) en lui attribuant un code d'adressage réduit, fourni par le circuit de contrôle (13) (**colonne 5, lignes 45 - 58**).

Par conséquent, l'objet de la revendication 1 **diffère** du procédé d'adressage des microsystèmes connu en ce que:

**RAPPORT PRÉLIMINAIRE INTERNATIONAL
SUR LA BREVETABILITÉ
(FEUILLE SÉPARÉE)**

Demande internationale n°

PCT/FR2004/001806

Le circuit de contrôle adresse chaque microsystème par son **code d'identification** qui est stocké dans une **mémoire non volatile** du microsystème. Et le code d'adressage réduit est stocké dans un registre dans la **mémoire** du microsystème.

Le document D1 divulgue déjà qu'un code d'adressage réduit est attribué au microsystème. Pour l'homme du métier, il est évident que le microsystème doit d'abord être adressé par son code d'identification quand on veut lui attribuer le code d'adressage réduit et l'utilisation d'une mémoire non volatile pour stocker le code d'identification est simplement une option de conception. Il est également évident que ce code d'adressage réduit est stocké dans le microsystème, en particulier dans la mémoire.

Par conséquent, l'objet de la **revendication 1** n'est pas inventif (**article 33(1) et (3) PCT**).

3. Concernant les revendications dépendantes 2 - 10. L'objet des revendications 2 -10 n'est pas inventif (**article 33(1) et (3) PCT**). L'objet des revendications 2 - 10 est connu des documents D1 - D2 et/ou se rapporte seulement à des mesures évidentes pour un homme du métier.

Revendications

1. Procédé d'adressage d'une pluralité de microsystèmes (2) adressables individuellement par un circuit de contrôle (3), le circuit de contrôle (3) et chaque microsystème (2) comportant des moyens de transmission électromagnétique (4, 5, 8, 11), chaque microsystème (2) comportant un compteur (14) et ayant un code d'adressage, une phase d'adressage des microsystèmes (2) comportant l'émission, par le circuit de contrôle (3), de signaux successifs d'incrémentation (S1, S2, S3), chaque microsystème (2) contrôlant la remise à zéro de son compteur (14) et, lors de la réception d'un signal d'incrémentation (S1), l'incrémantation du contenu (Sc) de son compteur (14), et chaque microsystème (2) comparant le contenu (Sc, C) de son compteur (14) et son code d'adressage, de manière à déclencher l'exécution d'une commande pré-déterminée lorsque le contenu (Sc) de son compteur (14) et son code d'adressage sont identiques, procédé caractérisé en ce que, les microsystèmes (2) formant une matrice (1) de microsystèmes (2), chaque microsystème comporte, dans une mémoire non volatile (15), un code d'identification (ID) et le procédé comporte une phase d'initialisation comportant successivement, pour chaque microsystème (2), l'adressage, par le circuit de contrôle (3), du microsystème (2) par son code d'identification (ID) et la mise en mémoire dans un registre (13) du microsystème (2) d'un code d'adressage réduit (C) fourni par le circuit de contrôle (3).
2. Procédé d'adressage selon la revendication 1, caractérisé en ce que le code d'adressage réduit (C) d'un microsystème (2) est fonction de sa position dans la matrice (1).

3. Procédé d'adressage selon l'une des revendications 1 et 2, caractérisé en ce que les codes d'adressage réduits (C) des microsystèmes (2) correspondent à des nombres croissants à partir d'un premier microsystème.
- 5 4. Procédé d'adressage selon l'une quelconque des revendications 1 à 3, caractérisé en ce que les microsystèmes (2) sont agencés en lignes et en colonnes, le code d'adressage réduit (C) de chaque microsystème (2) comportant un numéro de ligne et un numéro de colonne mis en mémoire respectivement dans des registres (13) de ligne et de colonne du microsystème (2), les contenus (C) des registres (13) de ligne et de colonne étant comparés respectivement aux contenus (Sc) des compteurs (14) de ligne et de colonne du microsystème.
- 10 5. Procédé d'adressage selon la revendication 4, caractérisé en ce que le circuit de contrôle (3) émet successivement des signaux d'incrémentation de ligne (S1) et des signaux d'incrémentation de colonne (S2), les signaux d'incrémentation de ligne (S1) provoquant l'incrémentation du contenu (Sc) des compteurs (14) de ligne et les signaux d'incrémentation de colonne (S2) provoquant l'incrémentation du contenu (Sc) des compteurs (14) de colonne et la remise à zéro des compteurs (14) de ligne de tous les microsystèmes (2).
- 20 6. Procédé d'adressage selon la revendication 5, caractérisé en ce que les microsystèmes (2) sont agencés en lignes, en colonnes et selon la hauteur, le code d'adressage réduit (C) comportant un numéro additionnel associé à la hauteur, mis en mémoire dans un registre (13) additionnel associé à la hauteur, chaque microsystème (2) comportant un compteur (14) additionnel associé à la hauteur, le contenu (C) du registre (13) associé à la hauteur étant comparé au contenu (Sc) du compteur (14) associé à la hauteur.
- 25

7. Procédé d'adressage selon la revendication 6, caractérisé en ce que le circuit de contrôle (3) émet des signaux d'incrémentation de hauteur (S3) provoquant l'incrémentation des compteurs (14) additionnels associés à la hauteur et la remise à zéro des compteurs (14) de ligne et de colonne de tous les microsystèmes (2).

5

8. Procédé d'adressage selon l'une quelconque des revendications 1 à 7, caractérisé en ce qu'un microsystème (2) émet un signal d'acquittement après exécution de sa commande.

10 9. Procédé d'adressage selon l'une quelconque des revendications 1 à 8, caractérisé en ce que le circuit de contrôle (3) émet des données représentatives du type de commande à exécuter par les microsystèmes (2) en association avec l'émission d'un signal de remise à zéro (RAZ).

15 10. Procédé d'adressage selon l'une quelconque des revendications 1 à 9, caractérisé en ce que le circuit de contrôle (3) émet des données représentatives du type de commande à exécuter par les microsystèmes en association avec l'émission d'un signal d'incrémentation (S1, S2, S3).

20